

Datos dinámicos:

BUSID	IM	IC	IT	NI	NC	NS	NV	DATA	LIST(ICON	CONS)
BUSID	'USRMDL'	1	'IWP83E'	4	0	2	18	9	9	
QFLAG	Barra_Controlada									
IYmaxV1	IYmaxV0	IXH	IMAXTD	KP_Q						
KI_Q	KP_VCMD	KI_VCMD	KP_V	KI_V						
KP_CHOPR	KI_CHOPR	VCCPRT	TVCCPRT							
KP_Qba1	KI_Qba1	VREF_Rlim	QREF_Rlim							

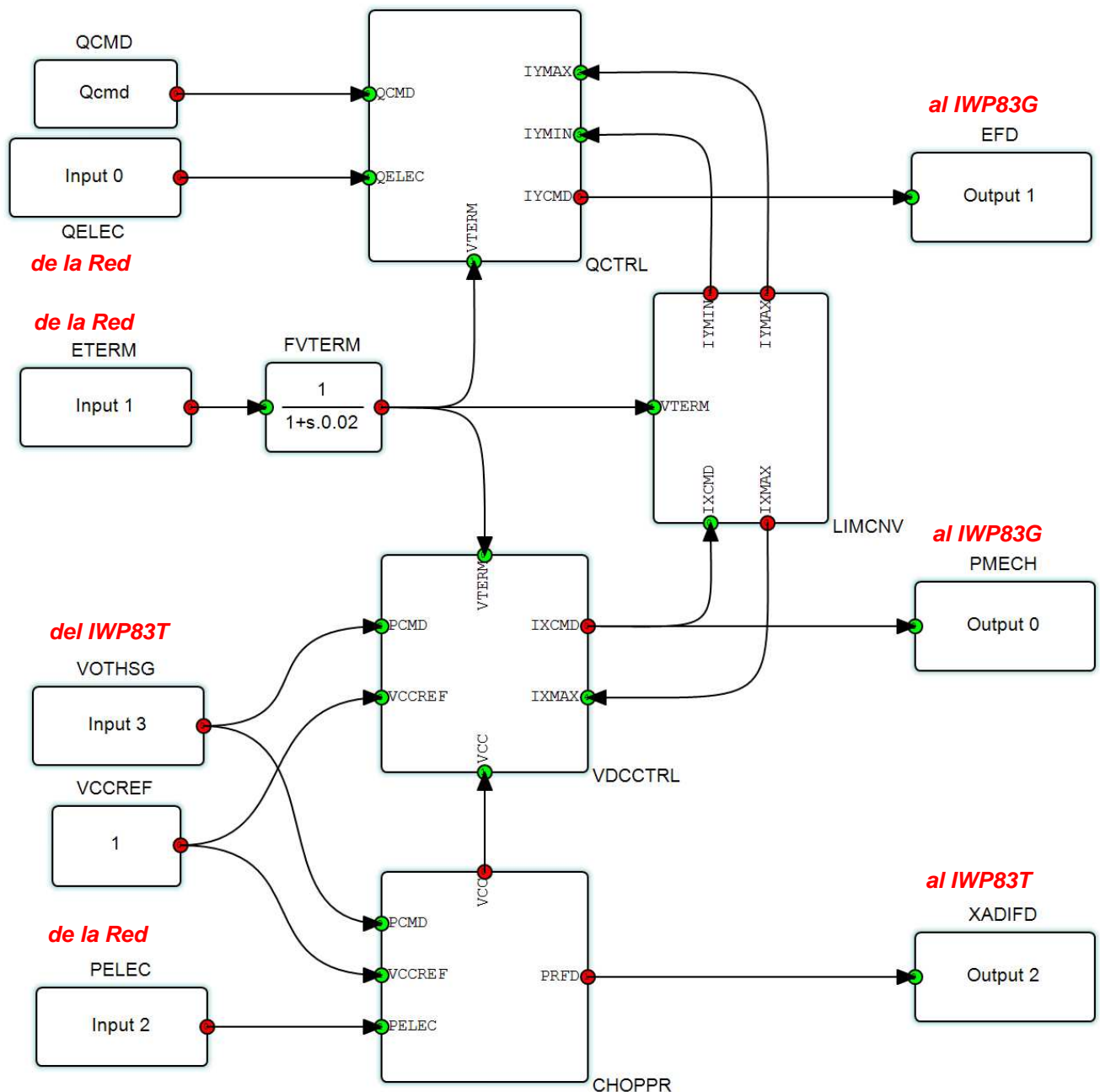


Figura 4.2 - Modelo del Control Eléctrico (IWP83E)

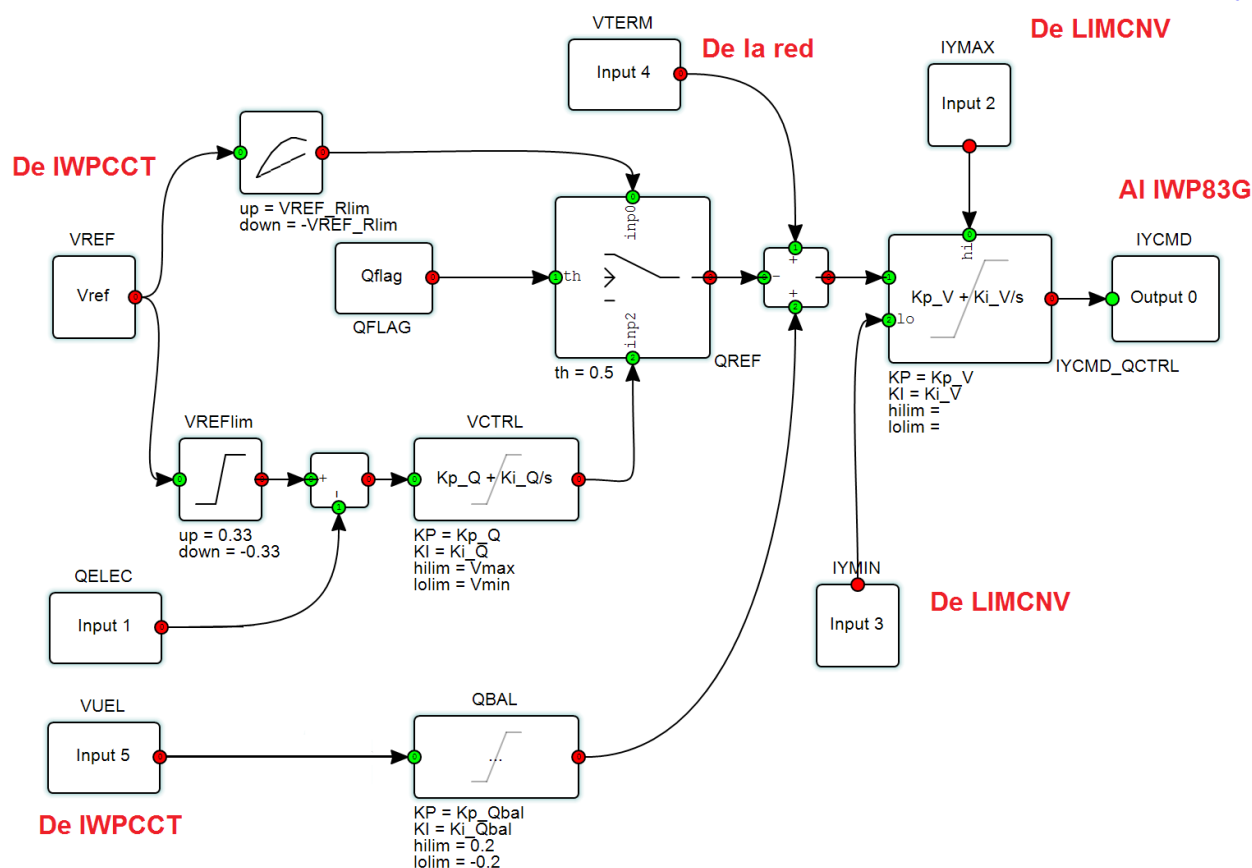


Figura 4.3 - Modelo del Control de Potencia Reactiva (QCTRL)

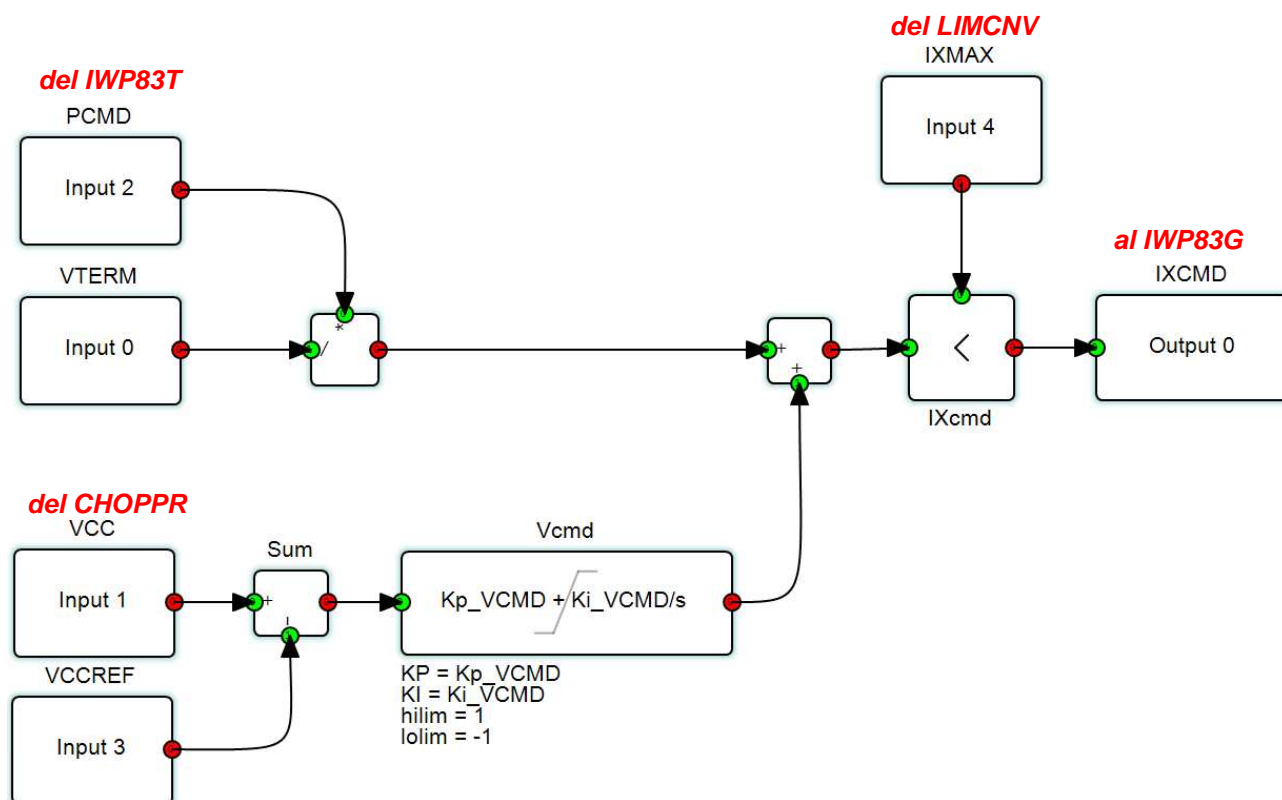


Figura 4.4 - Modelo del Control de Tensión del Bus de Continua (VDCTRL)

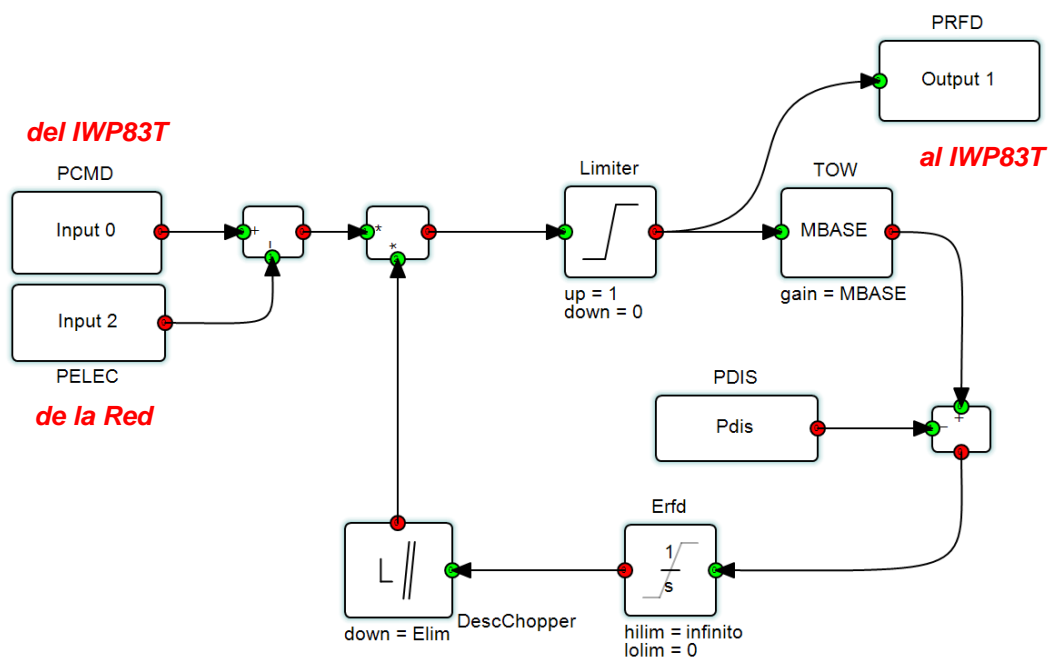


Figura 4.5 - Modelo simplificado del chopper.

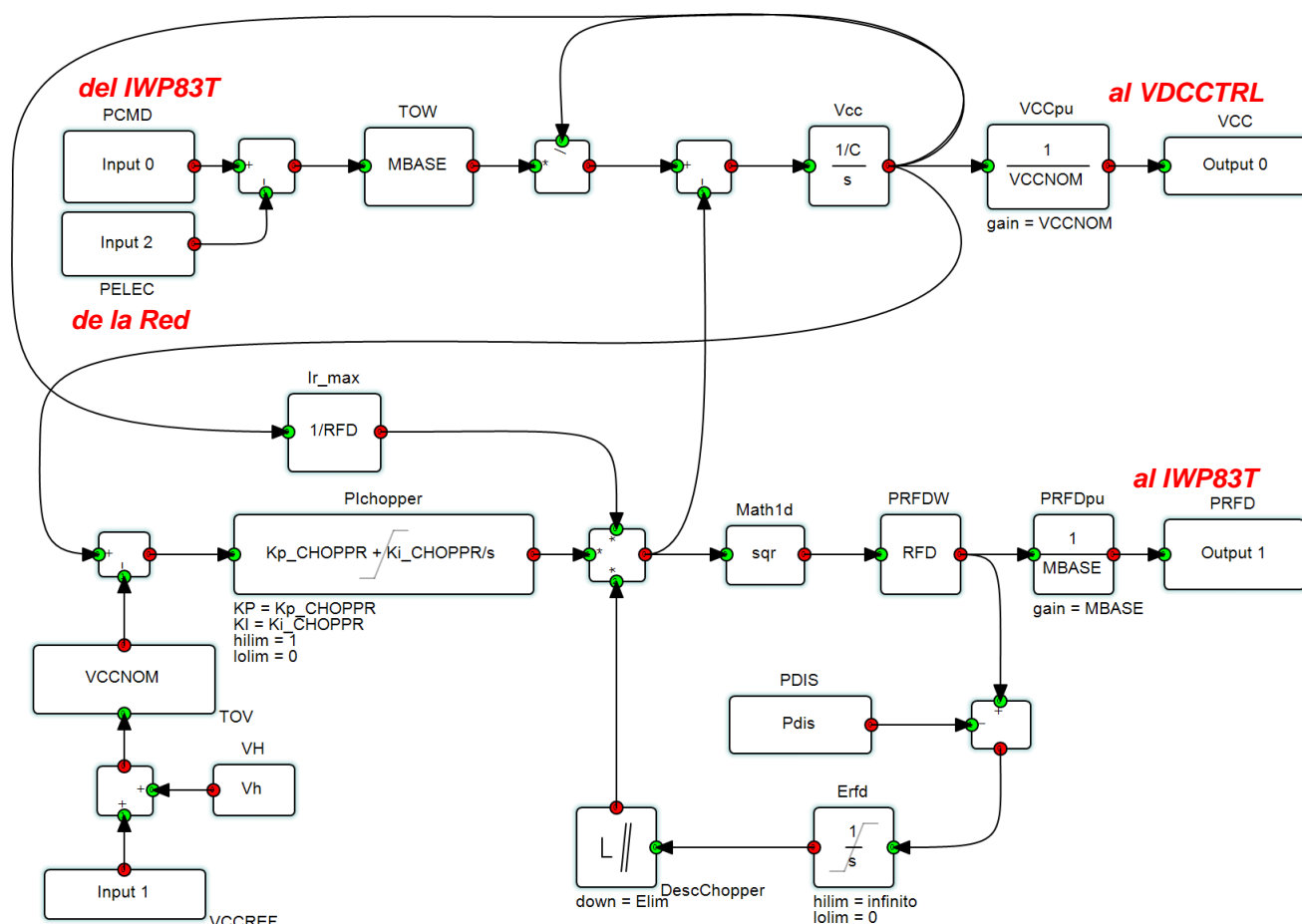


Figura 4.6 - Modelo detallado del chopper

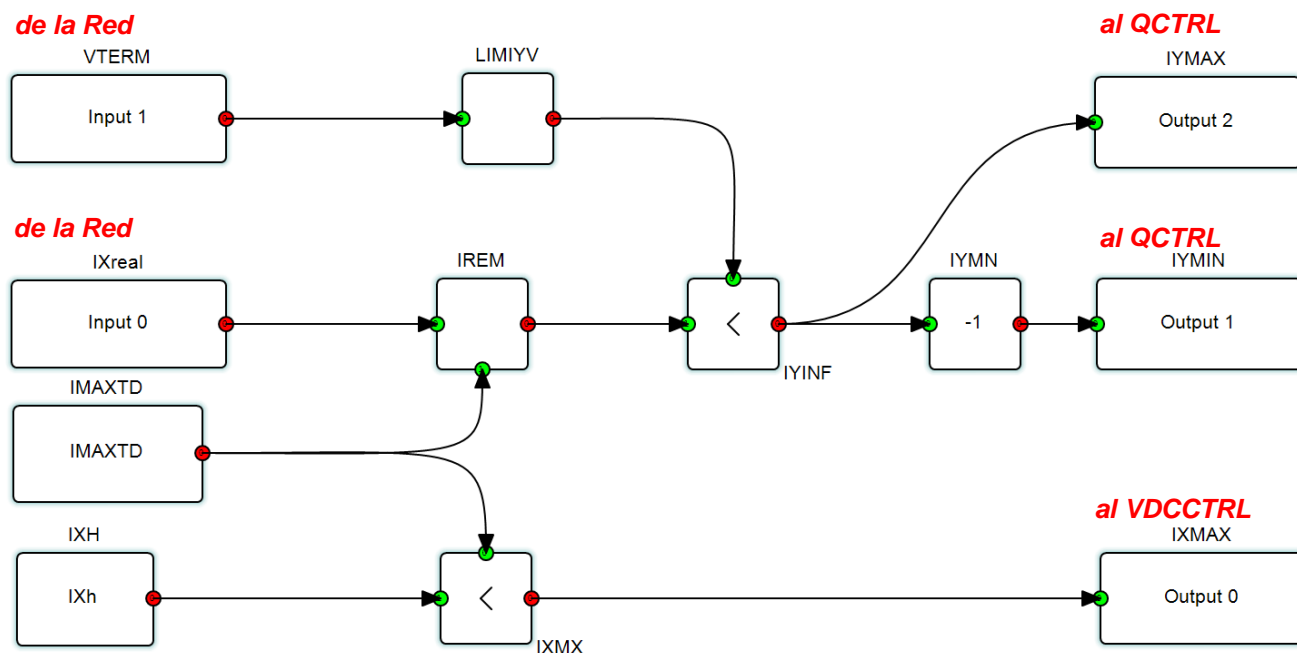


Figura 4.7 - Limitador de Corriente del Convertidor.